

Systolische Schaltungsanordnung zur Simulation von Systemen in Lotka–Volterra–Darstellung

Gunther Reissig and Manfred Peschel

3. Nov. 1989

Abstract

Patent DD 288911.

References

- [1] G. Reißig and M. Peschel. Systolische Schaltungsanordnung zur Simulation von Systemen in Lotka–Volterra–Darstellung. Patent DD 288 911, 3 Nov. 1989. (“Systolic array for the simulation of Lotka–Volterra–Systems”, in German).