

Systolische Schaltungsanordnung mit verringerten Anschlußzahlen zur Simulation von Lotka-Volterra-Systemen

Gunther Reissig, Renate Merker, Manfred Peschel, Albrecht Urbaszek

30. May 1990

Abstract

Patent DD 294 808.

Systolic array with reduced pin numbers for the simulation of Lotka-Volterra-Systems.

References

- [1] G. Reißig and M. Peschel. Systolische Schaltungsanordnung zur Simulation von Systemen in Lotka-Volterra-Darstellung. Patent DD 288 911, 3 Nov. 1989. (“Systolic array for the simulation of Lotka-Volterra-Systems”, in German).