

Schaltungsanordnung zur Speicherung schwach besetzter Vektoren bei zyklischem Auslesen der Komponenten des Vektors

Gunther Reissig, Manfred Peschel, Peter Reissig, Thomas Haiduk

22. Nov. 1990

Abstract

Patent DE 4037032.

Circuit for storing sparse vectors and for cyclically reading these vectors out.

References

- [1] G. Reißig, M. Peschel, P. Reißig, and T. Haiduk. Schaltungsanordnung zur Speicherung schwach besetzter Vektoren bei zyklischem Auslesen der Komponenten des Vektors. Patent DE 40 37 032, 22 Nov. 1990. (“Circuit for storing sparse vectors and for cyclically reading these vectors out”, in German).